

Translation

PATENT COOPERATION TREATY

PCT

INTERNATIONAL PRELIMINARY EXAMINATION REPORT

(PCT Article 36 and Rule 70)

4

Applicant's or agent's file reference GR 96 P 2511 P	FOR FURTHER ACTION See Notification of Transmittal of International Preliminary Examination Report (Form PCT/IPEA/416)	
International application No. PCT/DE97/02600	International filing date (day/month/year) 07 November 1997 (07.11.1997)	Priority date (day/month/year) 18 November 1996 (18.11.1996)
International Patent Classification (IPC) or national classification and IPC G06F 17/60		
Applicant SIEMENS AKTIENGESELLSCHAFT		

BEST AVAILABLE COPY

1. This international preliminary examination report has been prepared by this International Preliminary Examining Authority and is transmitted to the applicant according to Article 36.

2. This REPORT consists of a total of 4 sheets, including this cover sheet.

☐ This report is also accompanied by ANNEXES, i.e., sheets of the description, claims and/or drawings which have been amended and are the basis for this report and/or sheets containing rectifications made before this Authority (see Rule 70.16 and Section 607 of the Administrative Instructions under the PCT).

These annexes consist of a total of sheets.

3. This report contains indications relating to the following items:

I	<input checked="" type="checkbox"/>	Basis of the report
II	<input type="checkbox"/>	Priority
III	<input type="checkbox"/>	Non-establishment of opinion with regard to novelty, inventive step and industrial applicability
IV	<input type="checkbox"/>	Lack of unity of invention
V	<input checked="" type="checkbox"/>	Reasoned statement under Article 35(2) with regard to novelty, inventive step or industrial applicability; citations and explanations supporting such statement
VI	<input type="checkbox"/>	Certain documents cited
VII	<input checked="" type="checkbox"/>	Certain defects in the international application
VIII	<input type="checkbox"/>	Certain observations on the international application

RECEIVED
AUG 27 1998
TC 2700 MAIL ROOM

Date of submission of the demand 09 April 1998 (09.04.1998)	Date of completion of this report 10 August 1998 (10.08.1998)
Name and mailing address of the IPEA/EP European Patent Office D-80298 Munich, Germany Facsimile No. 49-89-2399-4465	Authorized officer Telephone No. 49-89-2399-0

INTERNATIONAL PRELIMINARY EXAMINATION REPORT

International application No.

PCT/DE97/02600

I. Basis of the report

1. This report has been drawn on the basis of (Replacement sheets which have been furnished to the receiving Office in response to an invitation under Article 14 are referred to in this report as "originally filed" and are not annexed to the report since they do not contain amendments.):

- ☐ the international application as originally filed.
- ☒ the description, pages 1-14, as originally filed,
 pages _____, filed with the demand,
 pages _____, filed with the letter of _____,
 pages _____, filed with the letter of _____.
- ☒ the claims, Nos. 1-10, as originally filed,
 Nos. _____, as amended under Article 19,
 Nos. _____, filed with the demand,
 Nos. _____, filed with the letter of _____,
 Nos. _____, filed with the letter of _____.
- ☒ the drawings, sheets/fig 1/2,2/2, as originally filed,
 sheets/fig _____, filed with the demand,
 sheets/fig _____, filed with the letter of _____,
 sheets/fig _____, filed with the letter of _____.

2. The amendments have resulted in the cancellation of:

- ☐ the description, pages _____
- ☐ the claims, Nos. _____
- ☐ the drawings, sheets/fig _____

3. ☐ This report has been established as if (some of) the amendments had not been made, since they have been considered to go beyond the disclosure as filed, as indicated in the Supplemental Box (Rule 70.2(c)).

4. Additional observations, if necessary:

INTERNATIONAL PRELIMINARY EXAMINATION REPORT

International application No.

PCT/DE 97/02600

V. Reasoned statement under Article 35(2) with regard to novelty, inventive step or industrial applicability; citations and explanations supporting such statement

1. Statement

Novelty (N)	Claims	1 - 10	YES
	Claims		NO
Inventive step (IS)	Claims	1 - 10	YES
	Claims		NO
Industrial applicability (IA)	Claims	1 - 10	YES
	Claims		NO

2 Citations and explanations

Reference is made to the following document:

D1 = IEICE TRANSACTIONS ON FUNDAMENTALS OF ELECTRONICS, COMMUNICATIONS AND COMPUTER SCIENCES, T. Kage et al.:
" A circuit partitioning approach for parallel circuit simulation", Vol. E77-A, No. 3, March 1994, Tokyo, JP, pages 461 - 465, XP 000450882

1. The method claimed in Claims 1 - 10 cannot be derived from the documents cited in the search report.

1.1 D1 shows a method of partitioning electric circuits which consists of the following steps:

- a) Transistors, capacitors and resistors are grouped in so-called transistor groups.
- b) Several transistor groups are combined in so-called circuit blocks.
- c) The number of connections between the circuit blocks is reduced to a minimum by displacing transistor groups.
- d) The number of transistor groups in the circuit blocks is standardized.

BEST AVAILABLE COPY

VII. Certain defects in the international application

The following defects in the form or contents of the international application have been noted:

2. The description did not cite document D1 and did not indicate the relevant prior art disclosed therein, in contravention of the requirements of PCT Rule 5.1(a)(ii).
- 2.1 The applicants have stated plausible reasons for leaving independent Claim 1 in the one-part form. In that case, the description should therefore clearly indicate which features of the subject matter of Claim 1 are already known from document D1; see PCT Preliminary Examination Guidelines/GL3/III, 2.3a.
- 2.2 The features of the claims are not followed by reference signs placed between parentheses (PCT Rule 6.2(b)).

BEST AVAILABLE COPY

VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES PATENTWESENS

PCT

REC'D 17 AUG 1998

WIPO

INTERNATIONALER VORLÄUFIGER PRÜFUNGSBERICHT

(Artikel 36 und Regel 70 PCT)



Aktenzeichen des Anmelders oder Anwalts GR 96 P 2511 P	WEITERES VORGEHEN siehe Mitteilung über die Übersendung des internationalen vorläufigen Prüfungsberichts (Formblatt PCT/IPEA/416)	
Internationales Aktenzeichen PCT/DE97/02600	Internationales Anmeldedatum (Tag/Monat/Jahr) 07/11/1997	Priority date (Tag/Monat/Jahr) 18/11/1996
Internationale Patentklassifikation (IPK) oder nationale Klassifikation und IPK G06F17/60		
Anmelder SIEMENS AKTIENGESELLSCHAFT et al.		

- Dieser internationale vorläufige Prüfungsbericht wurde von der mit der internationalen vorläufigen Prüfung beauftragten Behörde erstellt und wird dem Anmelder gemäß Artikel 36 übermittelt.
- Dieser BERICHT umfaßt insgesamt 4 Blätter einschließlich dieses Deckblatts.
 - ☐ Außerdem liegen dem Bericht ANLAGEN bei; dabei handelt es sich um Blätter mit Beschreibungen, Ansprüchen und/oder Zeichnungen, die geändert wurden und diesem Bericht zugrunde liegen, und/oder Blätter mit vor dieser Behörde vorgenommenen Berichtigungen (siehe Regel 70.16 und Abschnitt 607 der Verwaltungsrichtlinien zum PCT).

Diese Anlagen umfassen insgesamt Blätter.

- Dieser Bericht enthält Angaben zu folgenden Punkten:

- I ☒ Grundlage des Berichts
- II ☐ Priorität
- III ☐ Keine Erstellung eines Gutachtens über Neuheit, erfinderische Tätigkeit und gewerbliche Anwendbarkeit
- IV ☐ Mangelnde Einheitlichkeit der Erfindung
- V ☒ Begründete Feststellung nach Artikel 35(2) hinsichtlich der Neuheit, der erfinderischen Tätigkeit und der gewerblichen Anwendbarkeit; Unterlagen und Erklärungen zur Stützung dieser Feststellung
- VI ☐ Bestimmte angeführte Unterlagen
- VII ☒ Bestimmte Mängel der internationalen Anmeldung
- VIII ☐ Bestimmte Bemerkungen zur internationalen Anmeldung

Datum der Einreichung des Antrags 09/04/1998	Datum der Fertigstellung dieses Berichts 10. 08. 98
Name und Postanschrift der mit der internationalen vorläufigen Prüfung beauftragten Behörde  Europäisches Patentamt D-80298 München Tel. (+49-89) 2399-0, Tx: 523656 epmu d Fax: (+49-89) 2399-4465	Bevollmächtigter Bediensteter Wolf, M Telefon (+49-89) 2399-2376 

INTERNATIONALER VORLÄUFIGER PRÜFUNGSBERICHT

Internationales Aktenzeichen PCT/DE97/02600

I. Grundlage des Berichts

1. Dieser Bericht wurde erstellt auf der Grundlage (*Ersatzblätter, die dem Anmeldeamt auf eine Aufforderung nach Artikel 14 hin vorgelegt wurden, gelten im Rahmen dieses Berichts als "ursprünglich eingereicht" und sind ihm nicht beigelegt, weil sie keine Änderungen enthalten.*):

Beschreibung, Seiten:

1-14 ursprüngliche Fassung

Patentansprüche, Nr.:

1-10 ursprüngliche Fassung

Zeichnungen, Blätter:

1/2-2/2 ursprüngliche Fassung

2. Aufgrund der Änderungen sind folgende Unterlagen fortgefallen:

- ☐ Beschreibung, Seiten:
☐ Ansprüche, Nr.:
☐ Zeichnungen, Blatt:

3. ☐ Dieser Bericht ist ohne Berücksichtigung (von einigen) der Änderungen erstellt worden, da diese aus den angegebenen Gründen nach Auffassung der Behörde über den Offenbarungsgehalt in der ursprünglich eingereichten Fassung hinausgehen (Regel 70.2(c)):

4. Etwaige zusätzliche Bemerkungen:

V. Begründete Feststellung nach Artikel 35(2) hinsichtlich der Neuheit, der erfinderischen Tätigkeit und der gewerblichen Anwendbarkeit; Unterlagen und Erklärungen zur Stützung dieser Feststellung

1. Feststellung

Neuheit (N)	Ja: Ansprüche	1-10
	Nein: Ansprüche	
Erfinderische Tätigkeit (ET)	Ja: Ansprüche	1-10
	Nein: Ansprüche	
Gewerbliche Anwendbarkeit (GA)	Ja: Ansprüche	1-10
	Nein: Ansprüche	

2. Unterlagen und Erklärungen

siehe Beiblatt

VII. Bestimmte Mängel der internationalen Anmeldung

Es wurde festgestellt, daß die internationale Anmeldung nach Form oder Inhalt folgende Mängel aufweist:

siehe Beiblatt

Es wird auf das folgende Dokument verwiesen:

D1= IEICE TRANSACTIONS ON FUNDAMENTALS OF ELECTRONICS,
COMMUNICATIONS AND COMPUTER SCIENCES,

T. Kage et al.: "A circuit partitioning approach for parallel circuit simulation"
Bd. E77-A, Nr.3, März 1994, Tokyo, JP, Seiten 461-465, XP 000450882

Zu Punkt V:

1. Das in den Ansprüchen 1-10 beanspruchte Verfahren ist nicht aus den im Recherchebericht genannten Dokumenten herleitbar.
 - 1.1 D1 zeigt ein Verfahren zur Partitionierung von elektrischen Schaltungen welches aus folgenden Schritten besteht:
 - a) Das Gruppieren von Transistoren, Kondensatoren und Widerständen in in sog. Transistorgruppen.
 - b) Das Zusammenfassen von mehreren Transistorgruppen in sog. Schaltungsblocks.
 - c) Minimieren von Verbindungen zwischen den Schaltungsblöcken durch Verschieben von Transistorgruppen.
 - d) Nivellierung der Anzahl der Transistorgruppen in den Schaltungsblöcken.

Zu Punkt VII:

2. Im Widerspruch zu den Erfordernissen der Regel 5.1 a) ii) PCT werden in der Beschreibung weder der in dem Dokument D1 offenbarte einschlägige Stand der Technik noch dieses Dokument angegeben.
 - 2.1 Der Anmelder hat plausible Gründe genannt um den unabhängigen Anspruch 1 in der einteiligen Form zu belassen. In diesem Fall sollte er in der Beschreibung klar angeben, welche Merkmale des Gegenstands des Anspruchs 1 bereits aus dem Dokument D1 bekannt sind; siehe die PCT-Richtlinien PCT/GL/3 III, 2.3a.
 - 2.2 Die Merkmale der Ansprüche sind nicht mit in Klammern gesetzten Bezugszeichen versehen worden (Regel 6.2 b) PCT).